

C'è una sola risposta corretta per ogni domanda
Usare lo spazio bianco sul retro del foglio per appunti, se serve

SHR %AL
RCL %AL

1) In AL c'è lo stesso contenuto prima e dopo il codice scritto sopra se:

- a) AL è minore di 128
- b) AL è multiplo di 2
- c) **In ogni caso**
- d) Nessuna delle precedenti

```

CMP $0, %AL
JB negativo
MOV $0, %AH
JMP dopo
negativo: MOV $0xFF, %AH
dopo:     ...
    
```

2) Il codice sopra riportato intende estendere un intero da AL ad AX

- a) Il codice è corretto così come è scritto
- b) Il codice è errato, ma funziona se si cambia \$0xFF in \$0x01
- c) Il codice è errato, ma funziona se si cambia \$0xFF in %AL[7]
- d) **Nessuna delle precedenti**

3) $|x - y|_{\alpha} = |x|_{\alpha} - |y|_{\alpha}$

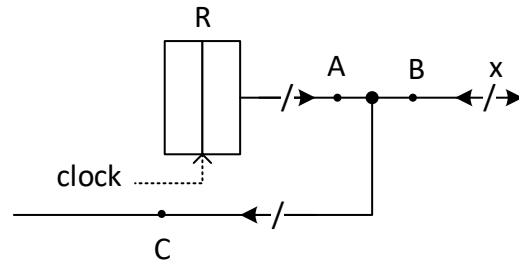
- a) Qualunque siano i segni di x, y
- b) Se x, y sono entrambi positivi
- c) Se x, y sono entrambi negativi
- d) **Nessuna delle precedenti**

4) Nella sintesi di una rete R come Parte Operativa / Parte Controllo (PO/PC), le variabili di ingresso di R vanno connesse

- a) **Soltanto alla PO**
- b) Soltanto alla PC
- c) Ad entrambe, PO e PC
- d) Nessuna delle precedenti

5) La sintesi di una rete a costo minimo a 2 livelli a porte NOR costa quanto quella

- a) SP a costo minimo
- b) **PS a costo minimo**
- c) A porte NAND a costo minimo
- d) Nessuna delle precedenti



6) Per poter usare x come linea di ingresso e uscita, devo inserire una porta tri-state

- a) **Al punto A**
- b) Al punto B
- c) Al punto C
- d) Nessuna delle precedenti

7) È possibile portare a termine la lettura / scrittura di più dati tramite un unico ciclo di lettura / scrittura?

- a) **Solo la lettura, solo nello spazio di memoria**
- b) Solo la lettura, sia nello spazio di memoria che di I/O
- c) Sia la lettura che la scrittura, ma solo nello spazio di memoria
- d) Nessuna delle precedenti

8) Un D-latch ha l'uscita a 0 al reset. Viene pilotato con la successione di stati di ingresso: $cd = 00, 01, 10, 01$. L'uscita q :

- a) Cambia una sola volta, da 0 ad 1
- b) **Potrebbe non cambiare mai**
- c) Cambia con certezza tre volte, ed alla fine vale 1
- d) Nessuna delle precedenti

9) Dato un sommatore BCD ad una cifra, una configurazione di variabili logiche di ingresso tale per cui in uscita C_{out} ed Ow hanno valore diverso è:

- a) $C_{in} = 0, X = 0110, Y = 0001$
- b) $C_{in} = 0, X = 0110, Y = 0110$
- c) **$C_{in} = 0, X = 0001, Y = 0100$**
- d) Nessuna delle precedenti

10) In complemento alla radice ed in una base β generica, un numero è estendibile

- a) Solo se la sua cifra più significativa vale 0 oppure $\beta - 1$
- b) Solo se le sue due cifre più significative sono identiche
- c) Solo se comincia per 0
- d) **Nessuna delle precedenti**



Domande di Reti Logiche – compito del 06/06/2023

Cognome e nome: _____

Matricola: _____

Link al form Google per le risposte (vanno bene entrambi):

<https://forms.gle/qK1BdfvEEgUHaxcR7>

<https://tinyurl.com/mshv63sf>

